ZX81 Chip Pin-outs

Left	Pin	Pin	Right
A_{11}	1	40	A_{10}
A_{12}	2	39	A_9
A_{13}	3	38	A_8
A_{14}	4	37	A_7
A_{15}	5	36	A_6
ψ	6	35	A_5
D_4	7	34	A_4
D_3	8	33	A_3
D_5	9	32	A_2
D_6	10	31	A_1
+5V	11	30	A_0
D_2	12	29	GND
D_7	13	28	$\overline{RFSH}$
D_0	14	27	$\overline{M_1}$
D_1	15	26	$\overline{RESET}$
$\overline{INT}$	16	25	$\overline{BUSRQ}$
$\overline{NMI}$	17	24	$\overline{WAIT}$
$\overline{HALT}$	18	23	$\overline{BUSAK}$
$\overline{MREQ}$	19	22	$\overline{WR}$
$\overline{IORQ}$	20	21	$\overline{RD}$

Z-80 CPU
Z-80 A
CPU

ZX81 ULA

A7'	1	40	+5V
A8'	2	39	A6'
A2'	3	38	A5'
A1'	4	37	A4'
A0'	5	36	A3'
$\overline{RD}$	6	35	OSC
$\overline{IORQ}$	7	34	GND 0V
$\overline{WR}$	8	33	KBD0
$\overline{MREQ}$	9	32	D0
$\overline{M1}$	10	31	KBD1
A14	11	30	D1
$\overline{RAMCS}$	12	29	KBD2
$\overline{ROMCS}$	13	28	D2
CLK(CPU)	14	27	KBD3
$\overline{NMI}$	15	26	D3
TV/TAPE	16	25	KDB4
$\overline{HALT}$	17	24	D4
A15	18	23	D5
D7	19	22	USK/UK
TAPE IN	20	21	D6

1024M0K

NEC D2364C ROM

A_7	1	24	V_{CC}
A_6	2	23	A_8
A_5	3	22	A_9
A_4	4	21	A12
A_3	5	20	$\overline{CS}$
A_2	6	19	A10
A_1	7	18	A11
A_0	8	17	D_7
D_0	9	16	D_6
D_1	10	15	D_5
D_2	11	14	D_4
GND	12	13	D_3

RAM

	2114	
A_6 ☐ 1		18 ☐ V_{cc}
A_5 ☐ 2		17 ☐ A_7
A_4 ☐ 3		16 ☐ A_8
A_3 ☐ 4		15 ☐ A_9
A_0 ☐ 5		14 ☐ I/O_1
A_1 ☐ 6		13 ☐ I/O_2
A_2 ☐ 7		12 ☐ I/O_3
$\overline{S}$ ☐ 8		11 ☐ I/O_4
GND ☐ 9		10 ☐ $\overline{W}$

MOSTEK.®
MK4118A/MK4801A
1K x 8-Bit Static RAM

A_7 1 ☐ •		24 ☐ V_{CC}
A_6 2 ☐		23 ☐ A_8
A_5 3 ☐		22 ☐ A_9
A_4 4 ☐		21 ☐ $\overline{WE}$
A_3 5 ☐		20 ☐ $\overline{OE}$
A_2 6 ☐		19 ☐ NC
A_1 7 ☐		18 ☐ $\overline{CE}$
A_0 8 ☐		17 ☐ DQ_7
DQ_0 9 ☐		16 ☐ DQ_6
DQ_1 10 ☐		15 ☐ DQ_5
DQ_2 11 ☐		14 ☐ DQ_4
V_{SS} 12 ☐		13 ☐ DQ_3

MOSTEK®

2K x 8-BIT PSEUDOSTATIC™ RAM
MK4816

$\overline{RFSH}$	1		28	V_{CC}
N/C	2		27	$\overline{WE}$
A_7	3		26	CS
A_6	4		25	A_8
A_5	5		24	A_9
A_4	6		23	N/C
A_3	7	MK4816	22	$\overline{OE}$
A_2	8		21	A_{10}
A_1	9		20	$\overline{CE}$
A_0	10		19	DQ_7
DQ_0	11		18	DQ_6
DQ_1	12		17	DQ_5
DQ_2	13		16	DQ_4
V_{SS}	14		15	DQ_3

Mark

Pdf by CBMBSW